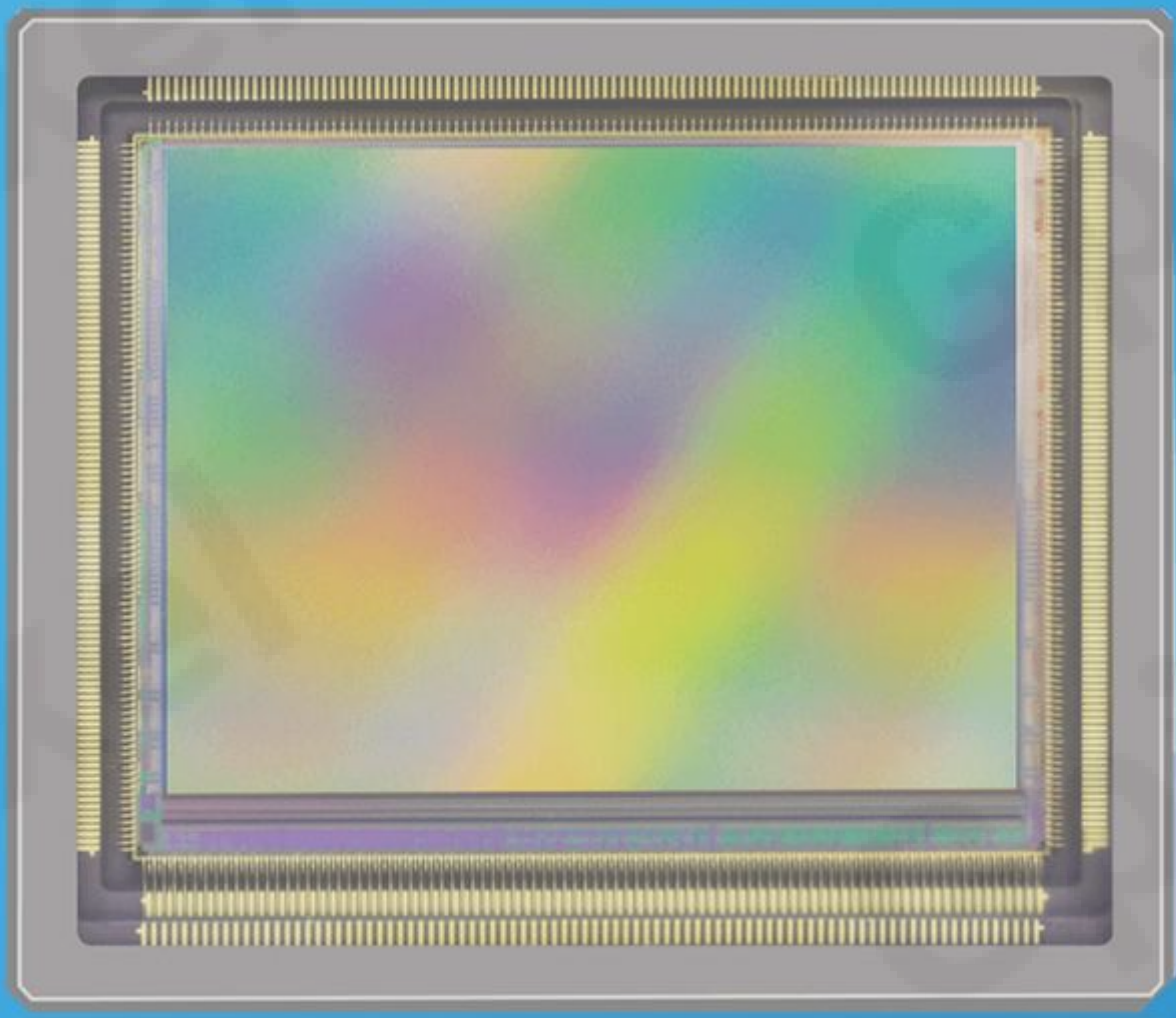




# GMAX3265

65 MP 全局快门CMOS图像传感器

**GMAX3265** 是一款 6500 万分辨率、2.3" 光学尺寸的全局快门 CMOS 图像传感器。芯片采用了电荷域相关双采样 (CDS) 技术,读出噪声仅为  $1.9 e^-$ 。凭借独特的光管技术,使芯片具备优异的快门效率和角度响应。芯片采用高可靠性、良好散热性的 $\mu$ PGA 陶瓷封装,片上集成了时序发生器和 SPI,使相机设计和系统集成更加简单。

**GMAX3265** 提供高速和普速版,高速版最高帧频可达 71 fps。



## 产品特性

- ▶ 3.2  $\mu$ m全局快门像素
- ▶ 最高帧频: 71 fps
- ▶ 6500万像素高分辨率
- ▶ 优异的快门效率和角度响应
- ▶ 低噪声

## 应用领域

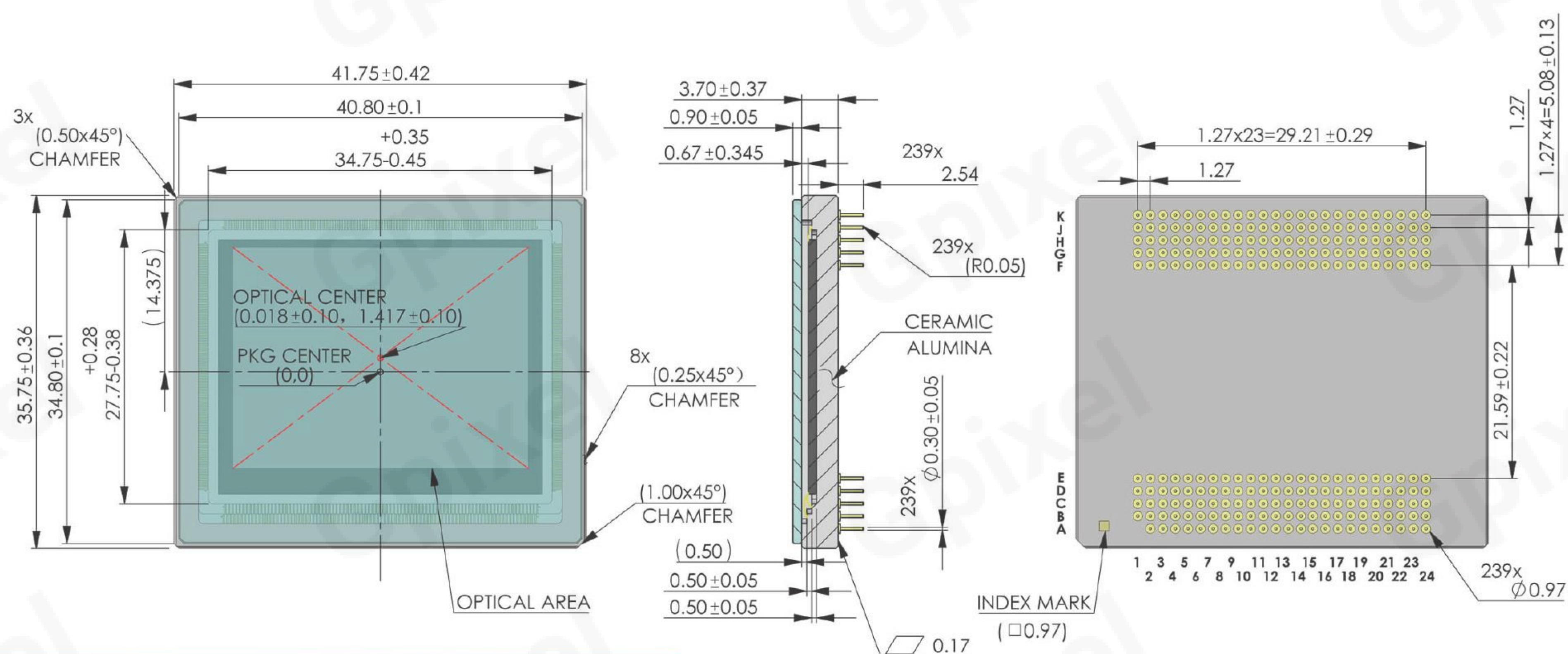
- ▶ 高分辨率工业检测
- ▶ 平板显示器检测
- ▶ 工业测量



## 产品指标

|        |                                                    |              |                                                                                         |
|--------|----------------------------------------------------|--------------|-----------------------------------------------------------------------------------------|
| 有效分辨率  | 9344(H) x 7000(V)                                  | 光学尺寸         | 2.3"                                                                                    |
| 像素尺寸   | 3.2 μm x 3.2 μm                                    | 感光面积         | 29.9 mm x 22.4 mm                                                                       |
| 快门类型   | 全局快门                                               | 寄生光灵敏度 (PLS) | <-83.5 dB                                                                               |
| 峰值量子效率 | 65.3% (500 nm)                                     | 角度响应         | > 15° (80% Response)                                                                    |
| 满阱容量   | 10.6 ke <sup>-</sup> (PGA gain 0.75x)              | 读出噪声         | 1.9 e <sup>-</sup> (12 bit, PGA gain 6x)<br>7.5 e <sup>-</sup> (10 bit, PGA gain 1.25x) |
| 最大信噪比  | 40.2 dB ( PGA gain 1.0x)                           | 动态范围         | 66.0 dB (12 bit, PGA gain 1.25x)<br>62.3 dB (10 bit, PGA gain 1.25x)                    |
| 暗电流    | 5.3 e <sup>-</sup> /pixel/s (40°C)                 | ADC          | 10/12 bit                                                                               |
| 最高帧频   | 71 fps (10 bit)<br>31 fps (12 bit)                 | 输出接口         | 56对Sub-LVDS                                                                             |
| 功耗     | <2.1 W (12 bit)<br><2.3 W (10 bit)                 | 最大数据率        | 50.40 Gbps                                                                              |
| 供电电压   | 3.3 V/1.3 V (模拟)<br>1.8 V-3.3 V (IO)<br>1.3 V (数字) | 通道合并         | 56/28/14/8/7/4/2/1                                                                      |
| 色彩     | 黑白&彩色                                              | 封装形式         | 239 pins μPGA<br>(41.8 mm x 35.8 mm)                                                    |

## 产品尺寸



## 联系我们

长春(总部)

长春长光辰芯微电子股份有限公司

地址:吉林省长春市经开区自由大路7691号光  
电信息产业园一期1号、5号办公楼  
电话:0431-85077785

## 杭州

杭州长光辰芯微电子有限公司

地址:浙江省杭州市滨江区建业路599号华业发  
展中心31楼3101-3109室  
电话:0571-87718606

大连

大连长光辰芯微电子有限公司

地址:辽宁省大连市高新技术产业区汇贤园7号  
11楼05D室  
电话:0411-39937666



免责声明:本彩页所涉及的产品信息及图片仅供参考,由于产品不断更新,最终请以实物为准。长光辰芯保留本产品彩页的最终解释、修订权利。  
GP-PR250801 V1.1